

СС ЕЛЕКТРОНИКА И ТЕЛЕКОМУНИКАЦИЈЕ

8. СЕМЕСТАР

	ПОНЕДЕЉАК	УТОРАК	СРЕДА	ЧЕТВРТАК	ПЕТАК	СУБОТА	
9:15							9:15
10:15							10:15
11:15							11:15
12:15						Програмабилни дигитални системи 510	12:15
13:15							13:15
14:15							14:15
15:15							15:15
16:15							16:15
17:15	Програмирање микроконтролера у реалном времену 203	Компресија видео и аудио сигнала 304	Управљање електроенергетским претварачима СЛ	Интернет телефонија и телевизија 304	Картични системи 406		17:15
18:15							18:15
19:15							19:15
20:15							20:15
21:15							21:15

1 - распоред лабораторијских вежби налази се на сајту Школе: <http://www.viser.edu.rs> и огласним таблама лабораторија. Вежбе су организоване и **суботом**

22.2.2017.

Одобрио директор Школе,
др Вера Петровић

